



Il progetto e l'ingegnerizzazione di schede
ed apparati ai fini dell'EMC
Novembre 2006

FINALITÀ DEL SEMINARIO

L'obiettivo del seminario è quello di fornire a progettisti e ingegnerizzatori di apparati e sistemi elettronici gli strumenti conoscitivi per affrontare i difficili problemi legati ai fenomeni di compatibilità elettromagnetica, evidenziando le best practices da mettere in atto per ottenere il soddisfacimento dei requisiti di EMC.

Il seminario affronterà i seguenti argomenti:

- I problemi di EMC a livello di scheda, di apparato e di sistema: definizioni;
- Vie di accoppiamento tra apparato e ambiente elettromagnetico;
- Il problema del Grounding;
- Problemi di autocompatibilità (diafonie) e integrità di segnali a livello di scheda;
- Il controllo delle emissioni attraverso la progettazione e l'ingegnerizzazione della scheda e delle interconnessioni;
- Problemi di suscettibilità e ottimizzazione dell'immunità attraverso la progettazione e l'ingegnerizzazione della scheda e delle interconnessioni;
- Filtraggi e schermature;

A seconda delle esigenze dei partecipanti verrà trattato uno dei seguenti argomenti:

- Protezioni da transitori di alta energia (Surge);
- Problemi di EMC nei sistemi PWM (alimentatori Switching).

DESTINATARI

Progettisti e ingegnerizzatori di apparati e sistemi elettronici.

ESPERTO

- **Vincenzo Pozzolo**, Dipartimento di Elettronica, Politecnico di Torino.

La sua attività scientifica è documentata da un centinaio di pubblicazioni su riviste scientifiche e atti di congressi internazionali, nonché da quattro libri, ed è stata dedicata principalmente all'elettronica per le microonde. Da molti anni svolge attività di consulenza per la progettazione di apparati e sistemi elettronici, con particolare riguardo ai problemi di EMC, campo in cui ha maturato una vasta esperienza. Il prof Pozzolo fa parte della Commissione per l'EMC dell'IMQ, e del WG9 del TC47A dell'IEC per la standardizzazione e le misure di EMC nei prodotti microelettronici.

Il prof. Pozzolo è stato presidente del Gruppo Elettronica del CNR, nonché del Consorzio COREP, ed è attualmente presidente di I3P, Incubatore d'Imprese Innovative del Politecnico di

Torino e di PNI-Cube associazione delle Università con attività di incubazione d'impres e che vede la partecipazione di 21 università su tutto il territorio nazionale.

TESTIMONIAL

Ing. Giancarlo Borio, LACE (Laboratorio Antenne e Compatibilità Elettromagnetica) - COREP

MATERIALE FORNITO

Verrà fornita copia del materiale didattico con note esplicative.

DATE

Chat: giovedì 9 novembre 2006

Seminario: lunedì 13 novembre 2006

SCADENZA ISCRIZIONI

Venerdì 3 novembre 2006

COSTO

Il costo del seminario è di 350.00 Euro + IVA.

La quota di iscrizione comprende la partecipazione al seminario, la consegna del materiale didattico e della restante documentazione, coffee break e pranzo, la possibilità di avere un contatto preliminare con il docente tramite chat e quella di contattare con modalità simili il docente in un momento successivo al seminario.

Alle aziende associate al CLUC CE verrà applicato uno sconto del 10%.

ORARIO

9.00 – 13.00 e 14.00 – 18.00

SEDE

Politecnico di Torino, c.so Duca degli Abruzzi 24, Torino